

一芯多充无线充电发射端 SOC

1 特性

- 支持 **WPC 最新标准**
- ◇ 支持 Qi 协议 BPP, EPP, Qi2.0 MPP 认证
- 工作电压
- ◇ 4V ~ 20V
- 支持单路最大 **30W 应用**
- 支持多种一芯多充拓扑
- ◇ 15W + 5W
- ◇ 15W + 5W + 3W
- ◇ 功率向下兼容
- 集成 **2 套 H 桥驱动**
- ◇ 一套 4N H 桥驱动
- ◇ 一套 2P2N H 桥驱动
- 集成内部电压&电流解调
- ◇ 3 路电压 ASK 解调
- ◇ 2 路电流 ASK 解调
- 支持低功耗模式
- 支持 **FOD 异物检测功能**
- ◇ 静态 FOD 检测
- ◇ 动态 FOD 检测
- 支持外置无源晶振
- 支持 **X7R/CBB/NPO 电容**
- 支持 **Q 值检测**
- 针对供电能力不足的 **USB 电源有动态功率调整功能 (DPM)**
- 输入过压, 过流, 欠压, **NTC 过温保护功能**
- 集成大容量 **MTP**, 支持固件重复升级
- 支持 **PD3.0**, 以及多种 **DP&DM 快充协议**
- 封装 **6 mm × 6mm 0.4pitch QFN48**

2 应用

- 一芯多充

3 简介

IP6862 是一款支持一芯多充的无线充电发射端控制 SOC 芯片, 内部集成 32 位 MCU、ADC、Timer、I2C、H 桥驱动、ASK 解调&解码以及丰富的 IO 资源, 可以定制各类 Qi 协议无线充电方案并通过认证测试。

IP6862 集成多种充电头快充协议, 支持高压无线快充。

IP6862 集成丰富 IO 资源, 支持指示灯效果定制, 用户也可以通过 PC 端上位机自定义指示灯。

IP6862 支持 Qi BPP, EPP, MPP 认证, 可以根据不同方案定制固件通过认证。

目录

1 特性	1
2 应用	1
3 简介	1
4 修改记录	3
5 简化应用原理图	4
6 引脚定义	5
6.1 引脚说明	5
7 芯片内部框图	7
8 极限参数	8
9 推荐工作条件	8
10 电气特性	8
11 功能描述	9
11.1 快充输入请求	9
11.2 全桥驱动与数字解调	9
11.2.1 线圈 1	9
11.2.2 线圈 2	10
11.2.3 线圈 3	11
11.3 DPM	12
11.4 FOD 参数调整	12
11.5 NTC 热保护	12
11.6 效率曲线	13
12 运用说明	15
13 固件升级说明	15
14 典型应用原理图	16
15 Layout 注意事项	17
16 BOM 表	20
17 封装信息	21
18 责任及版权申明	22

4 修改记录

备注：以前版本的页码可能与当前版本的页码不同。

更改版本 V1.01(2023 年 3 月)至版本 V1.02	页码
● 更新引脚说明中的 pin38 拼写错误.....	5
● 更新极限参数中 ESD 的标注错误.....	7
● 更新 Layout 注意事项中的标注错误.....	7

更改版本 V1.02(2023 年 3 月)至版本 V1.10	页码
● 更新简化应用原理图	4
● 更新功能描述中线圈 3 的图例和描述	11
● 更新 NTC 热保护说明.....	12
● 更新典型应用原理图	16
● 更新 Layout 注意事项的图例	17
● 更新 BOM 表.....	20

更改版本 V1.10(2024 年 8 月)至版本 V1.20	页码
● 添加 MPP 描述.....	1
● 更新典型应用原理图	4
● 新增 MPP 原理图.....	16

更改版本 V1.20(2024 年 9 月)至版本 V1.30	页码
● 更新功率描述	1
● 更新功能描述中线圈 3 的图例和描述	11
● 更新 NTC 功能描述.....	12
● 更新 BOM 表.....	20

5 简化应用原理图

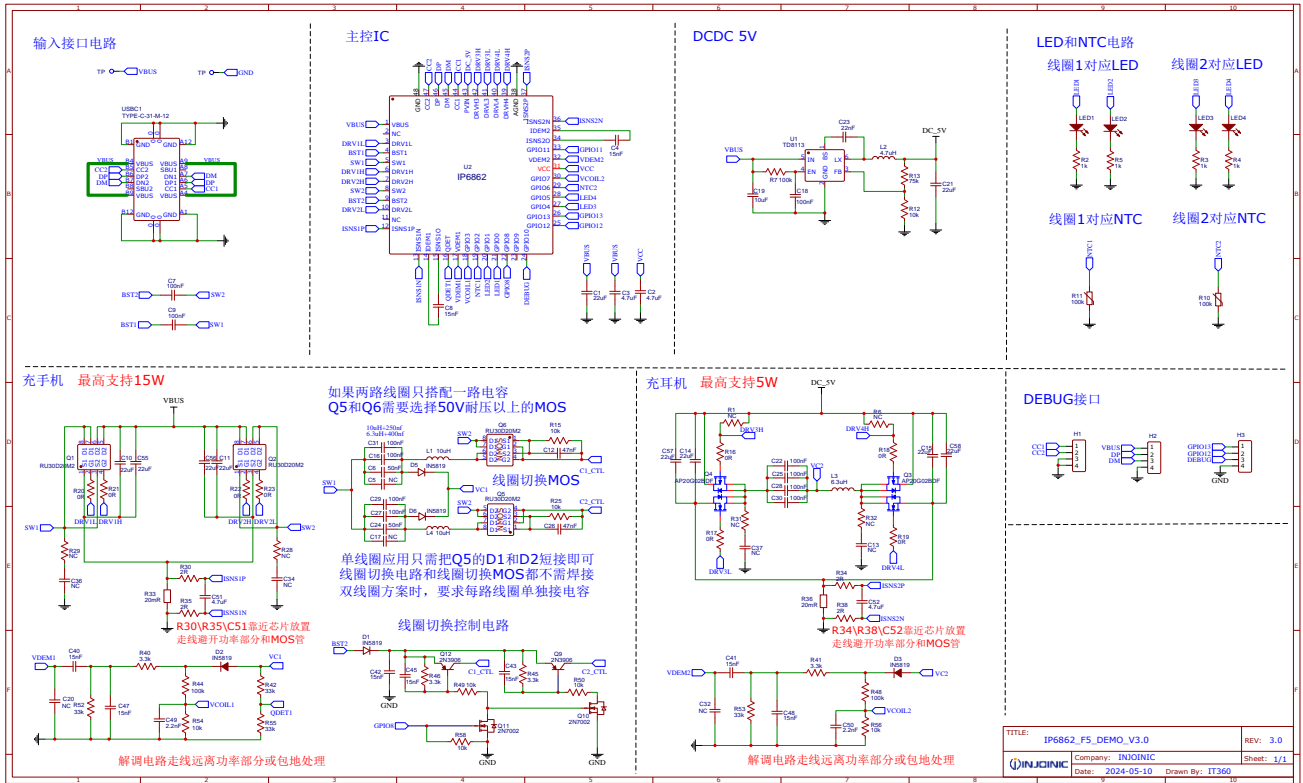


图 1 简化应用原理图

6 引脚定义

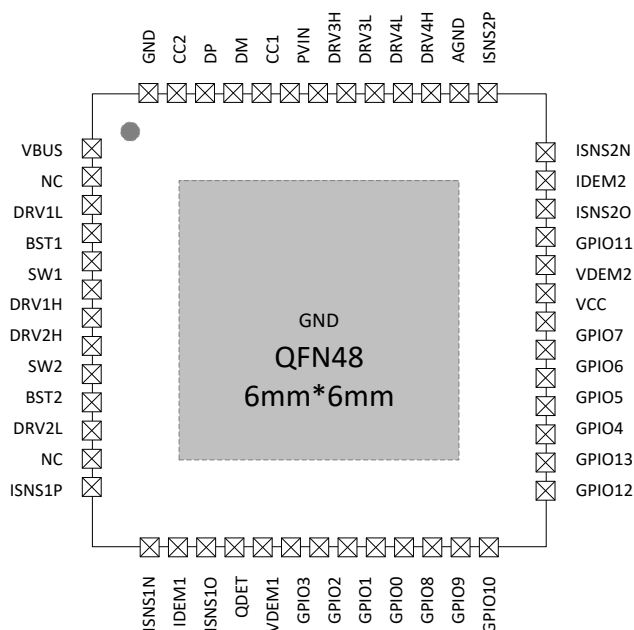


图 2 IP6862 引脚图

6.1 引脚说明

序号	名称	描述
1	VBUS	外部输入电压
2	NC	悬空
3	DRV1L	DRV1 下管驱动
4	BST1	DRV1 自举，串接 47nf 电容到 SW1
5	SW1	DRV1 半桥开关节点
6	DRV1H	DRV1 上管驱动
7	DRV2H	DRV2 上管驱动
8	SW2	DRV2 半桥开关节点
9	BST2	DRV2 自举，串接 47nf 电容到 SW1
10	DRV2L	DRV2 下管驱动
11	NC	悬空
12	ISNS1P	第 1 套电流采样正端输入
13	ISNS1N	第 1 套电流采样负端输入
14	IDEM1	ASK 解调输入
15	ISNS1O	第 1 套采样电流放大输出
16	QDET	Q 值检测输入

17	VDEM1	ASK 解调输入
18	GPIO3	GPIO3
19	GPIO2	GPIO2
20	GPIO1	GPIO1
21	GPIO0	GPIO0
22	GPIO8	GPIO8
23	GPIO9	GPIO9
24	GPIO10	GPIO10
25	GPIO12	GPIO12
26	GPIO13	GPIO13
27	GPIO4	GPIO4
28	GPIO5	GPIO5
29	GPIO6	GPIO6
30	GPIO7	GPIO7
31	VCC	内部 VCC 电源，外接 4.7uF 电容到 GND
32	VDEM2	ASK 解调输入
33	GPIO11	GPIO11
34	ISNS2O	第 2 套采样电流放大输出
35	IDEM2	ASK 解调输入
36	ISNS2N	第 2 套电流采样正端输入
37	ISNS2P	第 2 套电流采样负端输入
38	AGND	模拟地
39	DRV4H	DRV4 上管驱动
40	DRV4L	DRV4 下管驱动
41	DRV3L	DRV3 下管驱动
42	DRV3H	DRV3 上管驱动
43	PVIN	输入电压 Vin
44	CC1	Type_C 检测引脚 CC1
45	DM	USB DM
46	DP	USB DP
47	CC2	Type_C 检测引脚 CC2
48	GND	接地

7 芯片内部框图

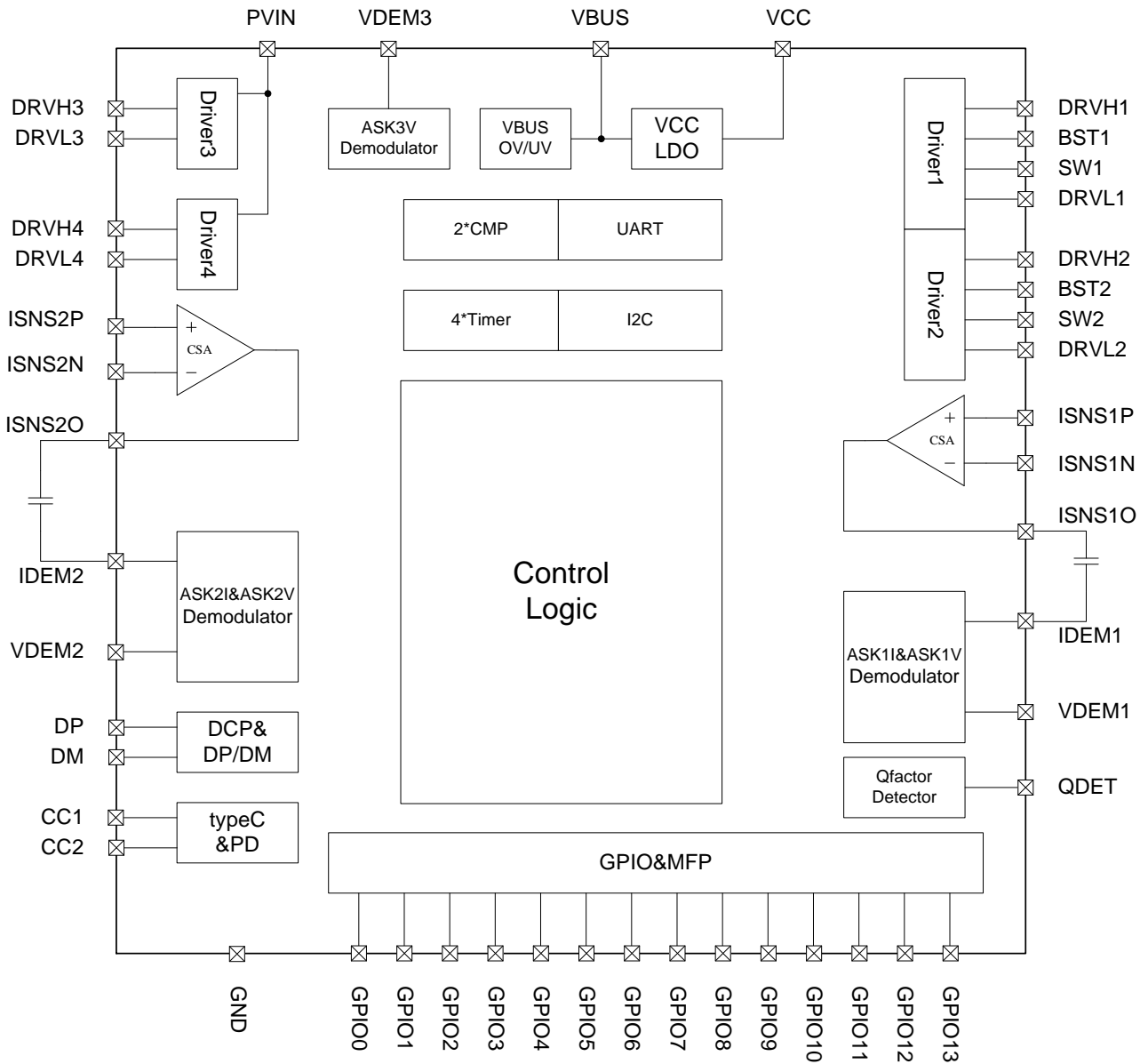


图 3 芯片内部框图

8 极限参数

参数	符号	最小值	最大值	单位
输入电压范围	V _{IN}	-0.3	26	V
	CC1, CC2	-0.3	12	
	DP, DM	-0.3	8	
结温范围	T _J	-40	125	°C
存储温度范围	T _{stg}	-60	125	°C
热阻（结温到环境）	θ _{JA}	40		°C/W
人体模型（HBM）	ESD	4		KV

*高于绝对最大额定值部分所列数值的应力有可能对器件造成永久性的损害，在任何绝对最大额定值条件下暴露的时间过长都有可能影响器件的可靠性和使用寿命

9 推荐工作条件

参数	符号	最小值	典型值	最大值	单位
V _{IN} 输入电压范围	V _{IN}	4.0	5/9/12	21.5	V
I/O 电压范围	IO0~IO15	GND-0.3		V _{CC} +0.3	V
	DP, DM, CC1, CC2	GND-0.3		5.5	

*超出这些工作条件，器件工作特性不能保证。

10 电气特性

除特别说明，TA=25°C

参数	符号	测试条件	最小值	典型值	最大值	单位
输入电压	V _{IN}		4.0	5/9/12	21.5	V
内部电路供电电压	V _{CC}		3.0	3.6	5	V
输入高电平	V _{IH}		0.7*V _{CC}			V
输入低电平	V _{IL}				0.3*V _{CC}	V
输出高电平	V _{OH}			V _{CC}		V
输出低电平	V _{OL}			GND		V
输出电流能力	Source current (LED1、LED2、LED3)	Source 电流至输出高电平为 0.8*V _{CC}		2	4	mA

11 功能描述

11.1 快充输入请求

内置 PD 协议输入请求模块，通过 CC1, CC2 向 PD 适配器申请快充电压。

内置 DP&DM 输入快充协议请求模块，通过 DP&DM 向适配器申请快充电压。

11.2 全桥驱动与数字解调

11.2.1 线圈 1

IP6862 内置 4N 全桥驱动，外围电路需要搭建全桥 4xNMOS 实现无线充电控制器。

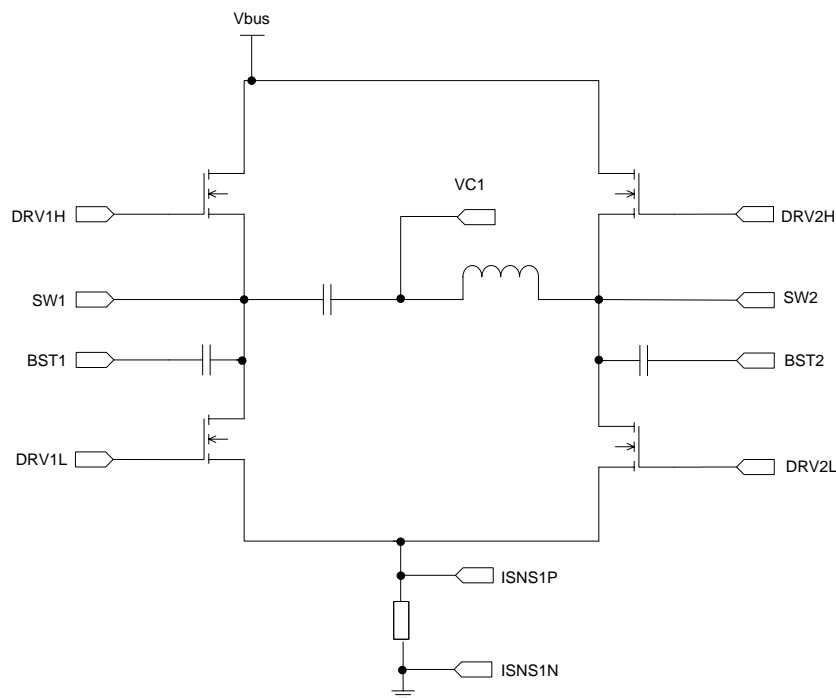


图 4 4xNMOS 全桥驱动应用电路

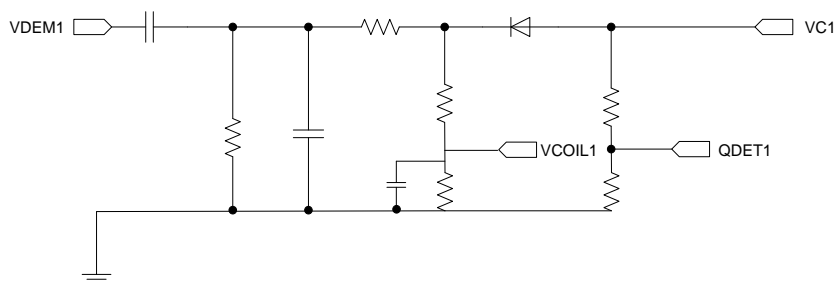


图 5 4xNMOS 电压解码电路

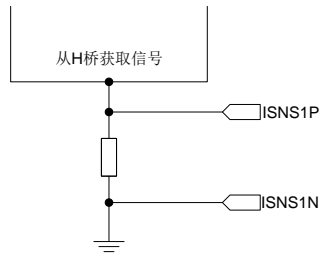


图 6 4xNMOS 电流解码电路

11.2.2 线圈 2

IP6862 内置 2P2N 全桥驱动，外围电路需要搭建全桥 2 个 P+NMOS 实现无线充电控制器。

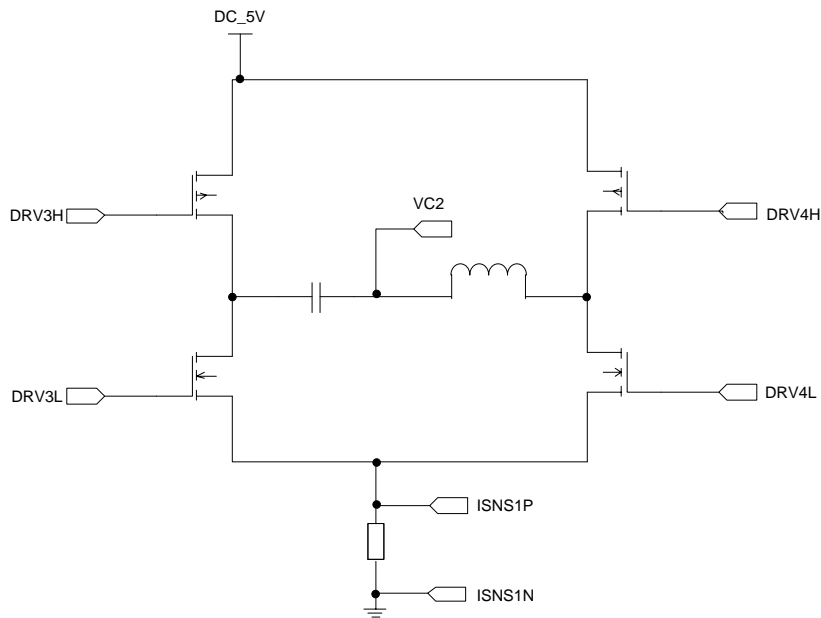


图 7 2P2NMOS 全桥驱动应用电路

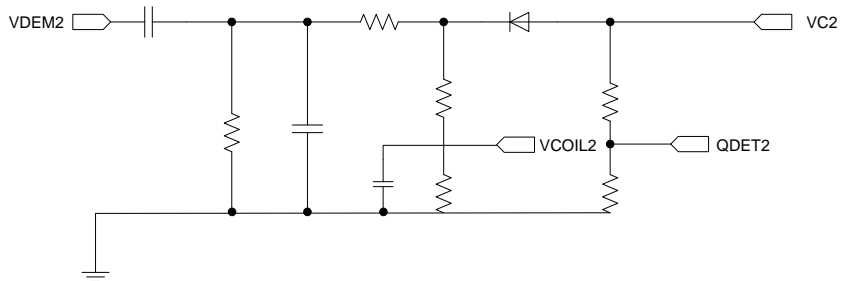


图 8 2P2NMOS 电压解码电路

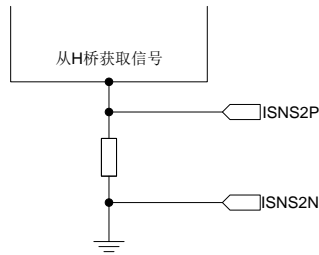


图 9 2P2NMOS 电流解码电路

11.2.3 线圈 3

IP6862 内置 2P2N 全桥驱动，外围电路需要搭建全桥 2 个 P+NMOS 即可实现耳机的充电。

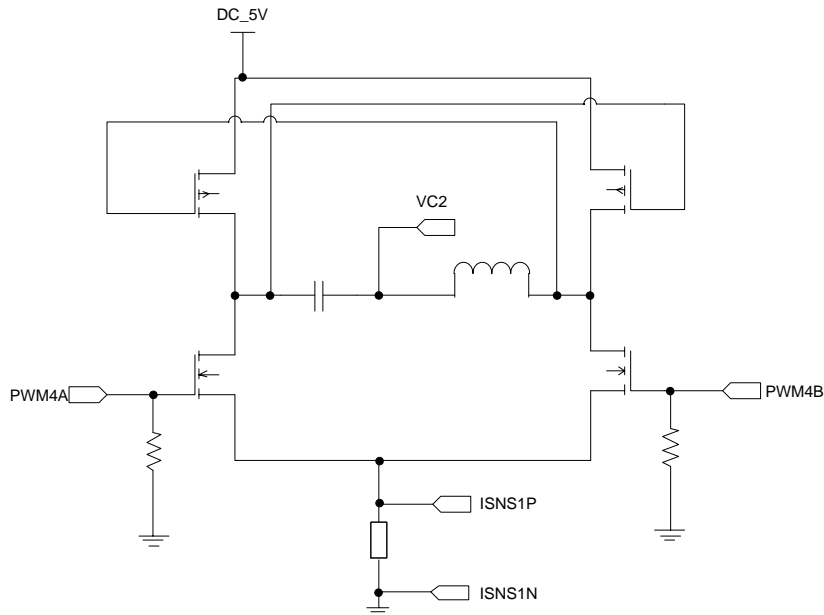


图 10 2P2NMOS 全桥驱动应用电路

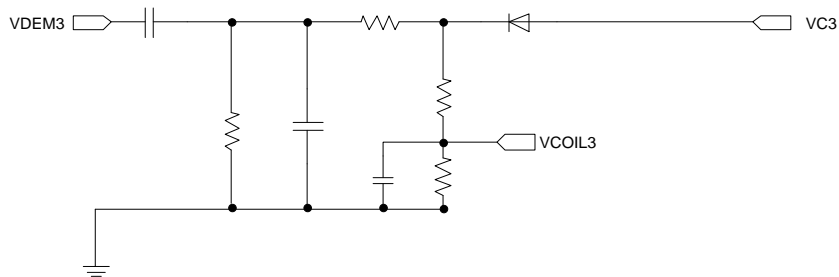


图 11 2P2NMOS 电压解码电路

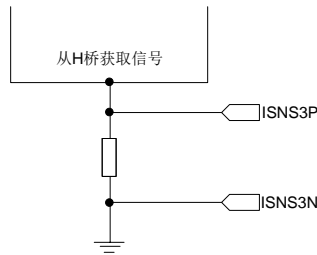


图 12 2P2NMOS 电流解码电路

11.3 DPM

针对供电能力不足的 USB 电源，具有动态功率管理功能，可保持充电状态不中断。当系统检测到输入电压低于 4.3V 时，启动 DPM 功能，减少发射功率并保持。当输入电压回复到 4.75V 以上，且输入电流比进入 DPM 时减小 200mA 后，系统退出 DPM 状态。

11.4 FOD 参数调整

IP6862 支持静态 FOD 异物检测和动态 FOD 异物检测：

静态 FOD 是指在没有无线充电时，能检测到线圈上的异物；

动态 FOD 是指正在无线充电过程，能检测到线圈上的异物；

IP6862 在进入充电前可检测 Q 值判断是否有异物存在，在进入充电后可利用功率损耗方法来判断是否有异物；

11.5 NTC 热保护

IP6862 的 NTC 以下方式来计算温度：

NTC 引脚固定输出 20 μ A 的电流，NTC PIN 通过采样 NTC 引脚的电压来判断 NTC 温度；此关断特性是提供增强的应用，不限于热关机。当 NTC 引脚的电压小于 0.5V 时，系统将进入 NTC 保护状态，结束电力传输；进入 NTC 保护后，NTC 引脚电压大于 0.72V，就恢复正常充电；如果不使用 NTC 应用，该引脚通过 100K 电阻接地。

- 1、参考 NTC 电阻数据手册，找到阻值—温度关系表
- 2、根据保护温度点，找到对应的电阻值 R_{NTC}

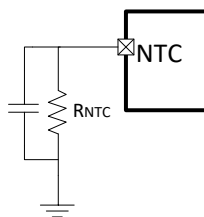


图 13 NTC 检测电路

热敏电阻推荐参数： $R_{NTC}=100K@25$ 度 $B=3950$ ；

11.6 效率曲线

使用 IDT P9221_R 方案接收器时，效率与系统输出功率之间的关系，测试方法如下图所示

$$\eta_{\text{system}} = \frac{P_{\text{OL}}}{P_{\text{in}}}$$

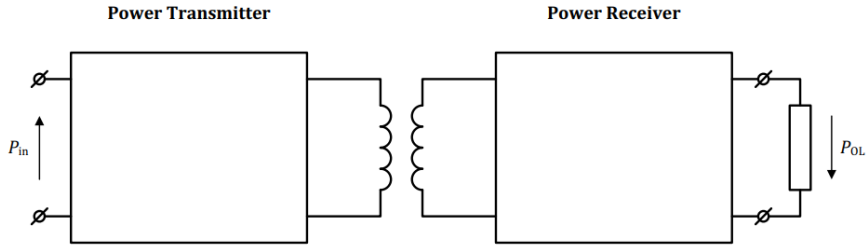


图 14 效率测试拓扑电路

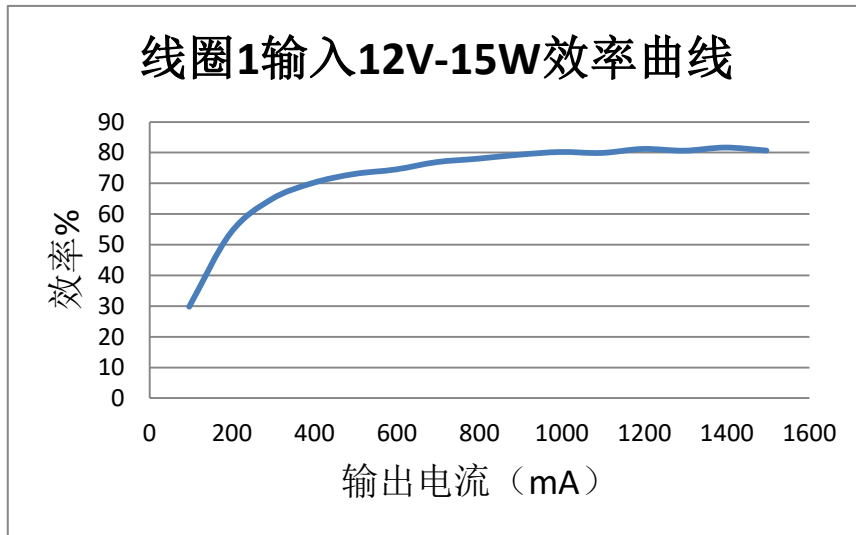


图 15 线圈1带载 15W 效率（使用 IDT P9221_R RX）

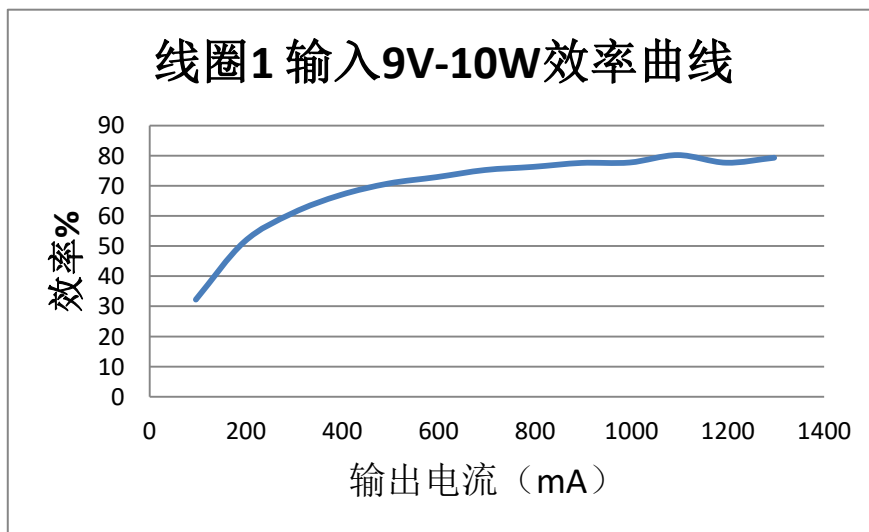


图 16 线圈1带载 10W 效率（使用 IDT P9221_R RX）

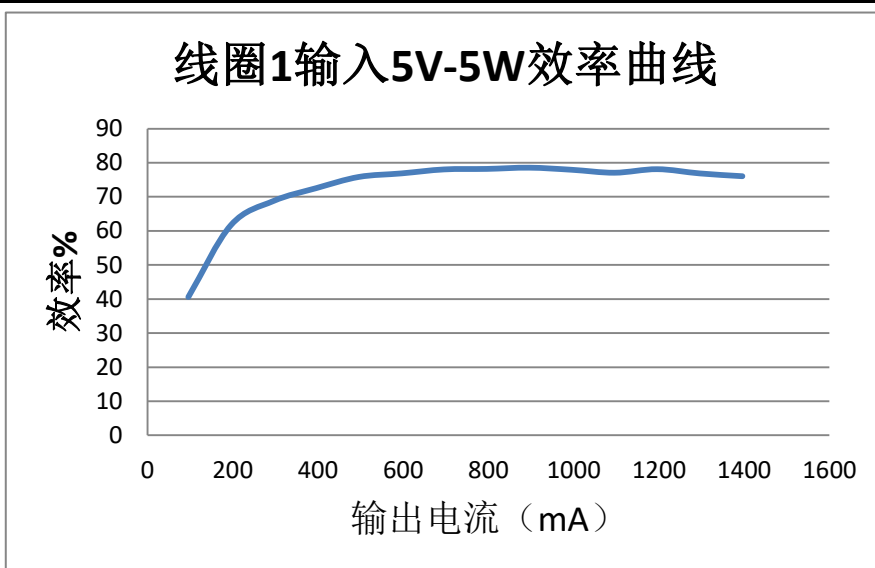


图 17 线圈 1 带载 5W 效率 (使用 IDT P9221_R RX)

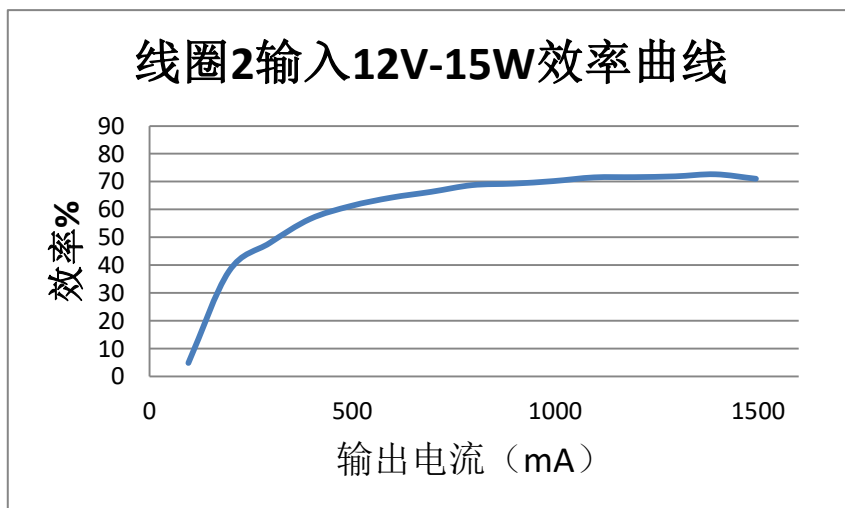


图 18 线圈 2 带载 15W 效率 (使用 IDT P9221_R RX)

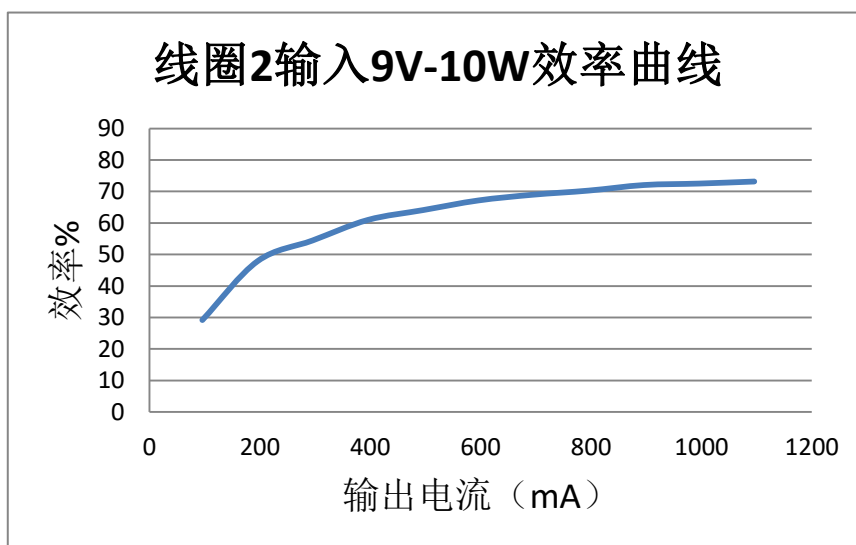


图 19 线圈 2 带载 10W 效率 (使用 IDT P9221_R_RX)

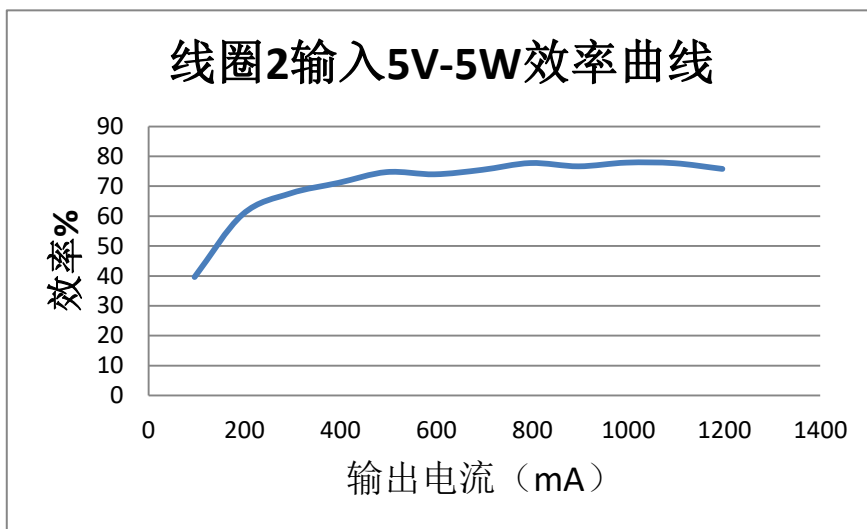


图 20 线圈 2 带载 5W 效率 (使用 IDT P9221_R_RX)

12 运用说明

IP6862 根据搭配不同的发射线圈和谐振电容, 实现不同功率的无线充电方案。

13 固件升级说明

IP6862 可以重复烧录固件, 需使用配套升级工具进行升级。

14 典型应用原理图

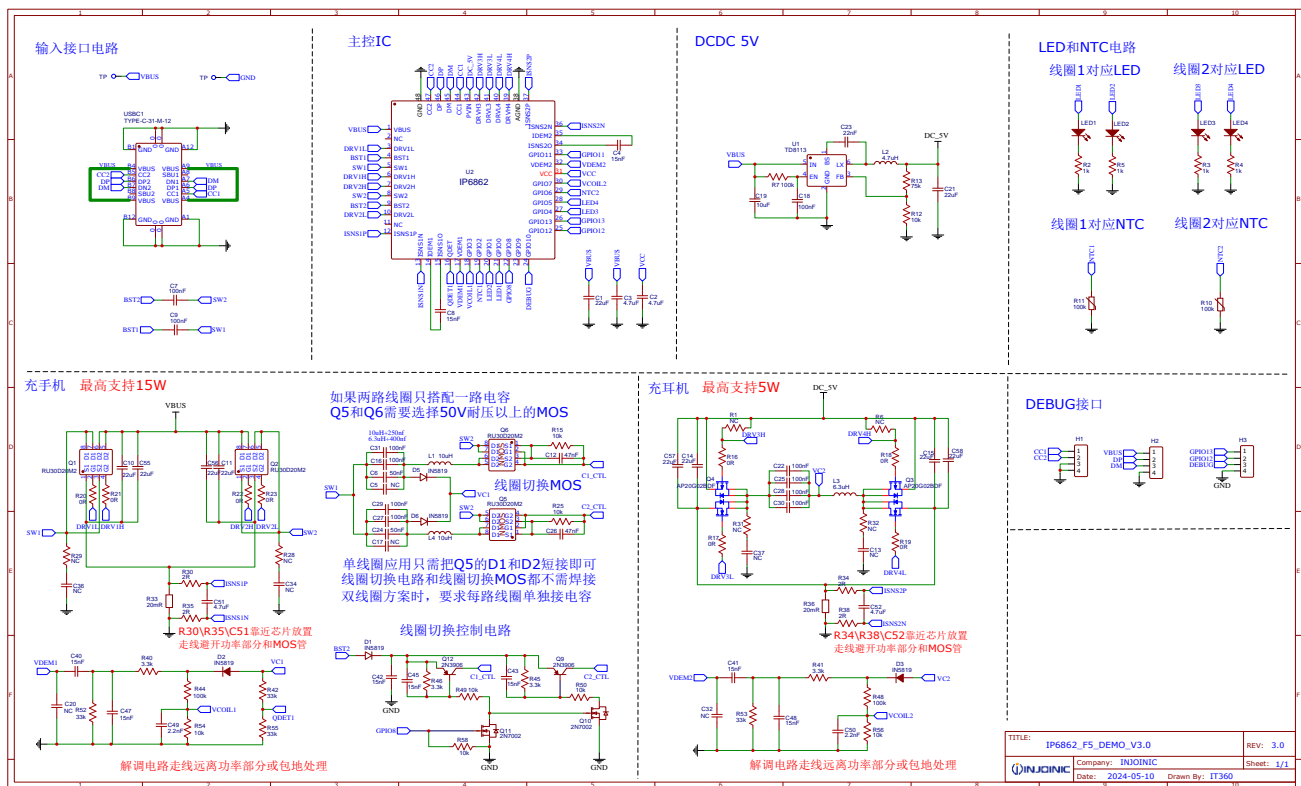


图 21 典型应用原理图

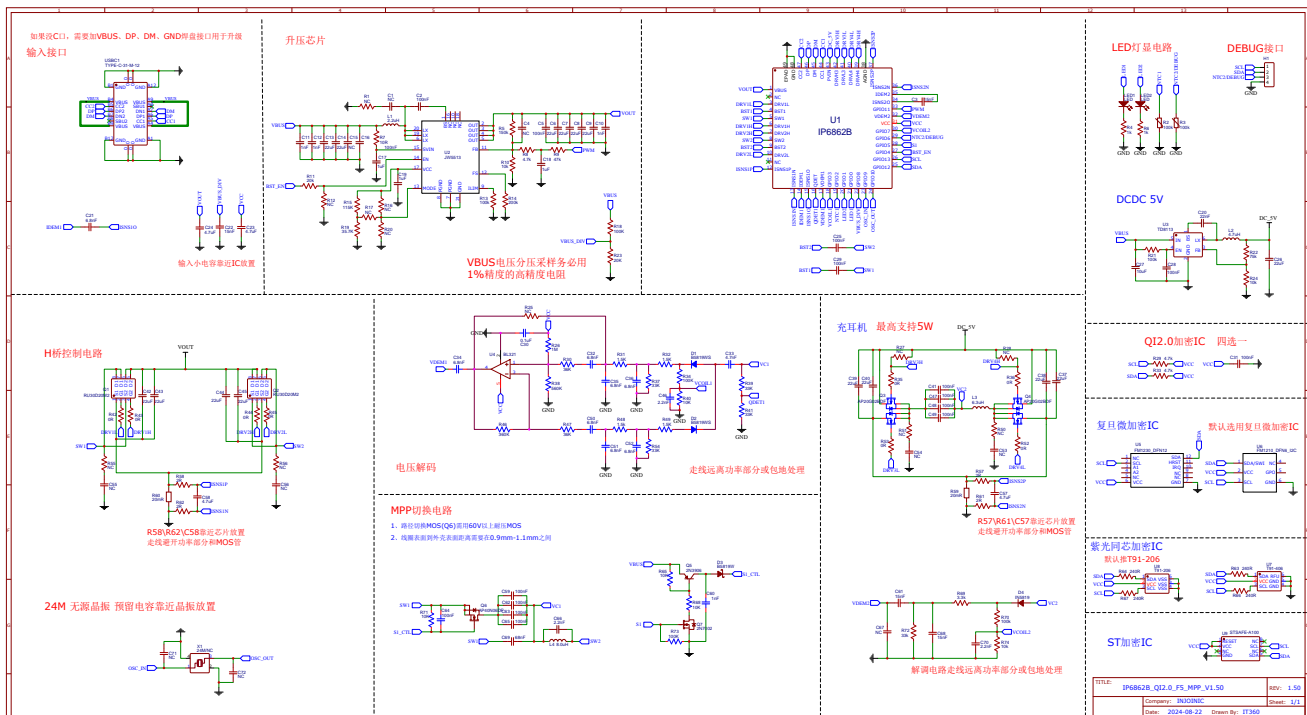
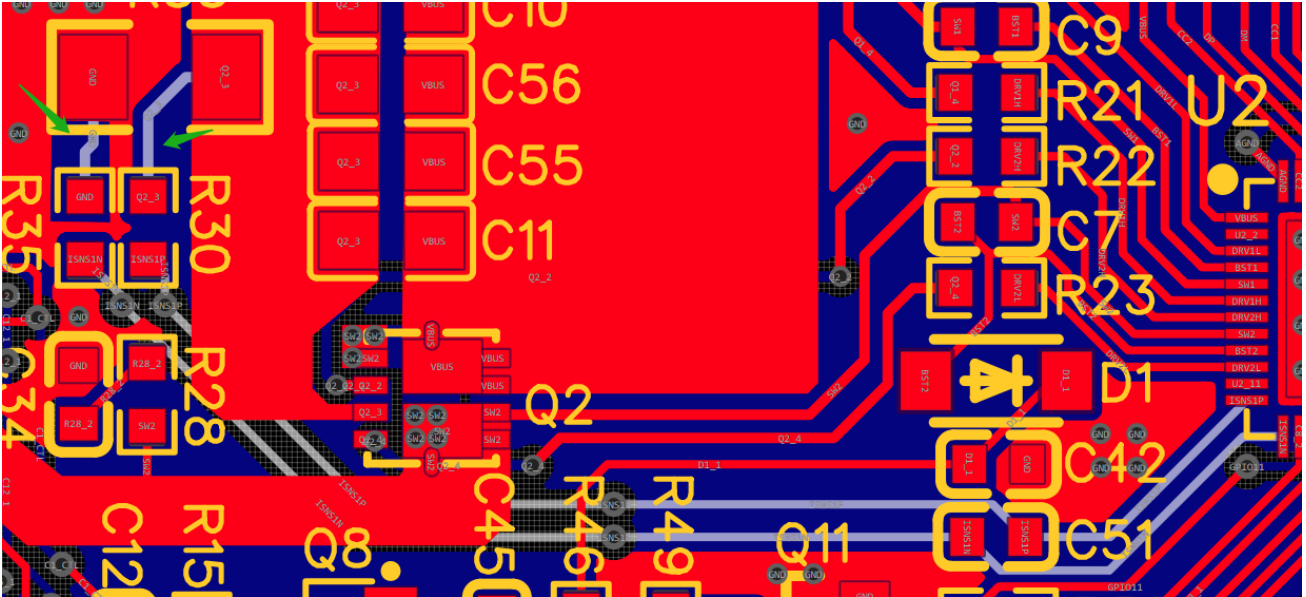


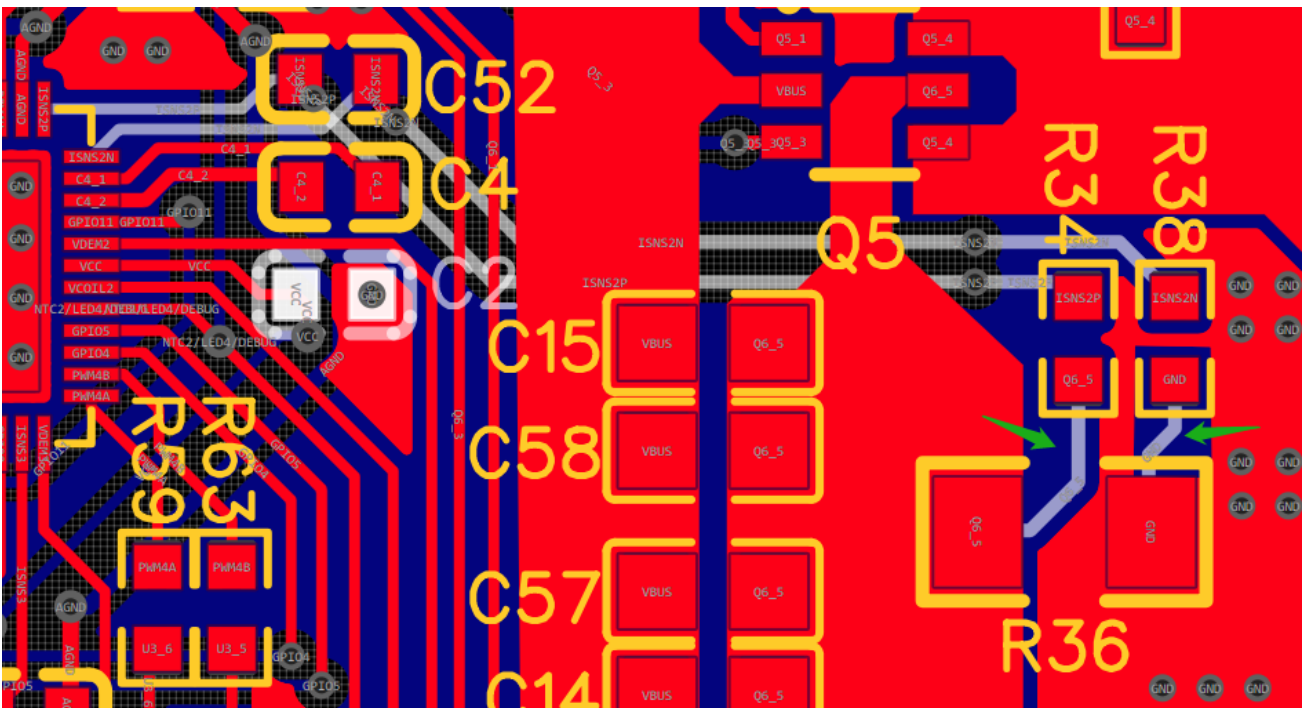
图 22 MPP 认证原理图

15 Layout 注意事项

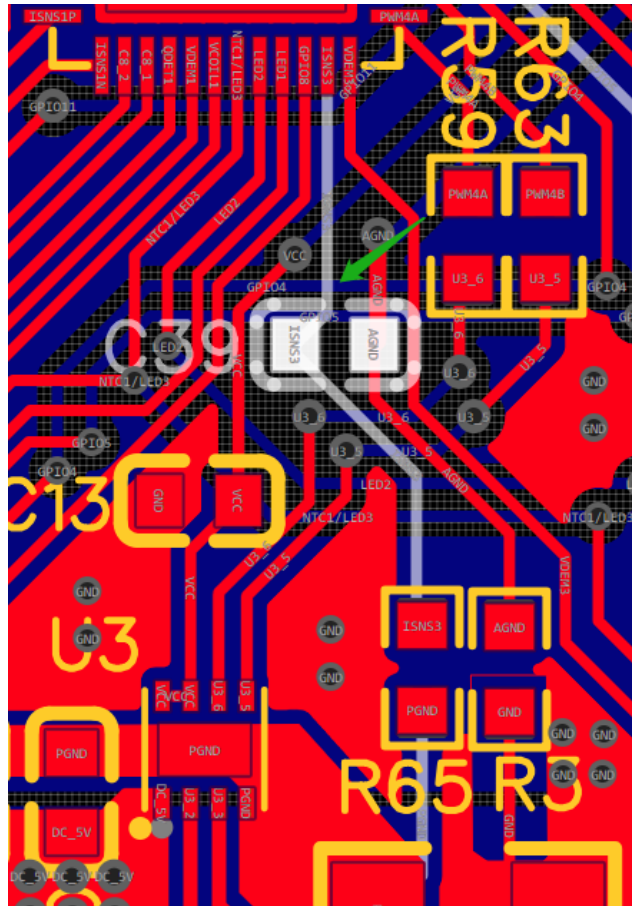
如下图所示：线圈 1 的 20mR 电流采样电阻两端需要单独差分走线到 IC 的 ISNS1P 和 ISNS1N；并且 GND 的走线需要和 GND 的铺铜隔开，不能有任何重合。



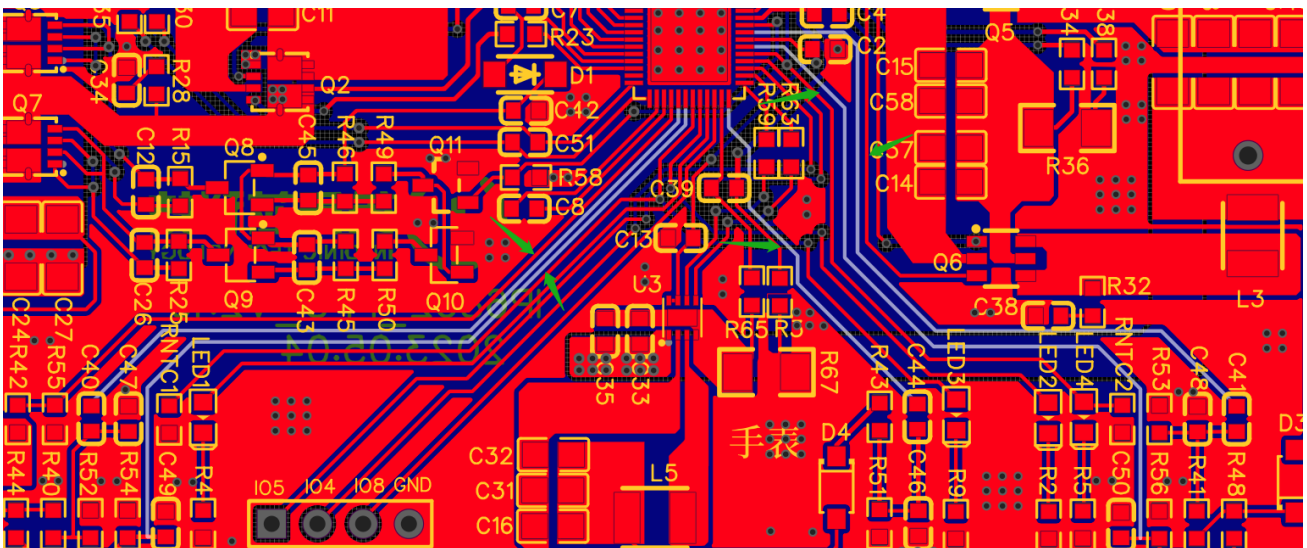
如下图所示：线圈 2 的 20mR 电流采样电阻两端需要单独差分走线到 IC 的 ISNS2P 和 ISNS2N；并且 GND 的走线需要和 GND 的铺铜隔开，不能有任何重合。



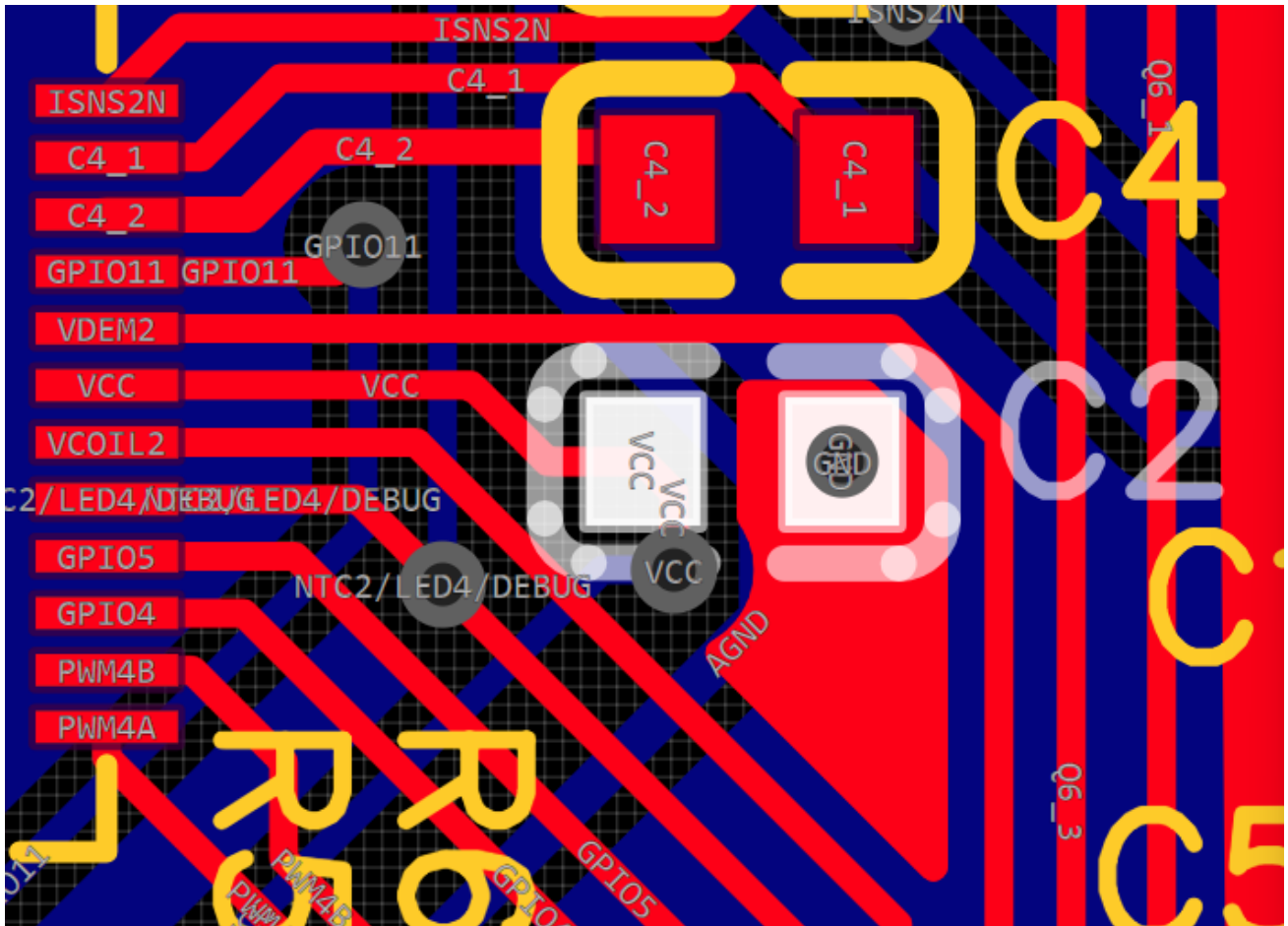
如下图所示：线圈 3 的 20mR 电流采样电阻的上端需要单独走线，并且滤波电容需要靠近芯片管脚放置：



如下图所示：IP6862 的 VCOIL 和 VDEM 走线，尽量远离谐振电容、线圈以及其他功率走线：



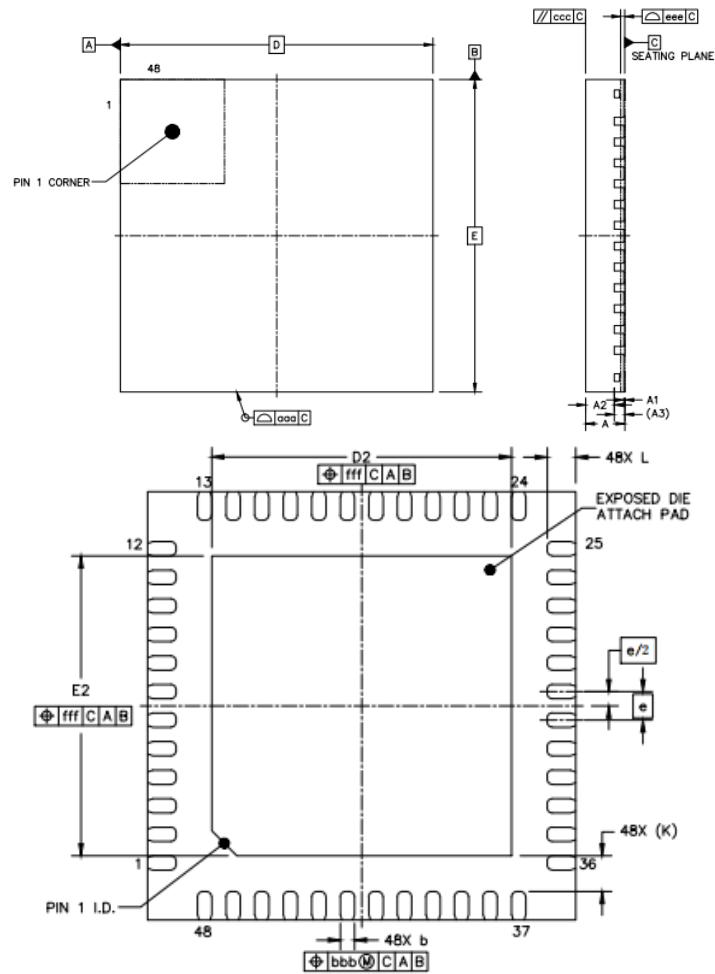
如下图所示，IP6862 的 VCC 电容需要靠近 IC 管脚放置。



16 BOM 表

编号	元器件名称	封装&规格	位号	用量	备注
1	4.7uF	C0603	C2, C3, C51, C52	4	
2	22nF	C0603	C23	1	
3	15nF	C0603	C4, C8, C40, C41, C42, C43, C45, C47, C48	9	
4	22uF	C0805	C1, C10, C11, C14, C15, C21, C55, C56, C57, C58	10	
5	10uF	C0603	C18, C19	2	
6	100nF	C0603	C7, C9	2	
7	47nF	C0603	C12, C26	2	
8	100nF	C1206	C17, C24, C27, C29, C22, C25, C28, C30	8	
9	2.2nF	C0603	C49, C50	2	
10	IN5819	SOD-123F	D1, D2, D3, D5, D6	5	
11	4.7uH	IND-SMD	L2	1	
12	6.3uH	A11 线圈	L3, L4	2	
13	LED	LED0603_RED	LED1, LED2, LED3, LED4	4	
14	RU30D20M2	PDFN3333-8	Q1, Q2, Q5, Q6	4	
15	AP20G02BDF	DFN-8	Q3, Q4	2	
16	2N3906	SOT-23-3	Q9, Q12	2	
17	2N7002	SOT-23-3	Q10, Q11	2	
18	100k	R0603	R7, R10, R11, R44, R48	5	
19	1k	R0603	R2, R3, R4, R5	4	
20	0R	R0603	R16, R17, R18, R19, R20, R21, R22, R23	8	
21	75k	R0603	R13	1	
22	10k	R0603	R12, R15, R25, R49, R50, R54, R56, R58	8	
23	2R	R0603	R30, R34, R35, R38	4	
24	20mR	R1206	R33, R36	2	
25	3.3k	R0603	R40, R41, R45, R46	4	
26	33k	R0603	R42, R52, R53, R55	4	
27	TD8113	SOT-23-6	U1	1	
28	IP6862_QFN48_6*6	IP6862_QFN48_6*6	U2	1	
29	TYPE-C-31-M-12	USB-C_SMD	USBC1	1	

17 封装信息



		SYMBOL	MIN	NOM	MAX
TOTAL THICKNESS		A	0.7	0.75	0.8
STAND OFF		A1	0	0.02	0.05
MOLD THICKNESS		A2	---	0.55	---
L/F THICKNESS		A3	0.203 REF		
LEAD WIDTH		b	0.15	0.2	0.25
BODY SIZE	X	D	6 BSC		
	Y	E	6 BSC		
LEAD PITCH		e	0.4 BSC		
EP SIZE	X	D2	4.1	4.2	4.3
	Y	E2	4.1	4.2	4.3
LEAD LENGTH		L	0.3	0.4	0.5
LEAD TIP TO EXPOSED PAD EDGE		K	0.5 REF		
PACKAGE EDGE TOLERANCE		aaa	0.1		
MOLD FLATNESS		ccc	0.1		
COPLANARITY		eee	0.08		
LEAD OFFSET		bbb	0.07		
EXPOSED PAD OFFSET		fff	0.1		

18 责任及版权申明

英集芯科技有限公司有权对所提供的产品和服务进行更正、修改、增强、改进或其它更改，客户在下订单前应获取最新的相关信息，并验证这些信息是否完整且是最新的。所有产品的销售都遵循在订单确认时所提供的销售条款与条件。

英集芯科技有限公司对应用帮助或客户产品设计不承担任何义务。客户应对其使用英集芯的产品和应用自行负责。为尽量减小与客户产品和应用相关的风险，客户应提供充分的设计与操作安全验证。

客户认可并同意，尽管任何应用相关信息或支持仍可能由英集芯提供，但他们将独力负责满足与其产品及在其应用中使用英集芯产品相关的所有法律、法规和安全相关要求。客户声明并同意，他们具备制定与实施安全措施所需的全部专业技术和知识，可预见故障的危险后果、监测故障及其后果、降低有可能造成人身伤害的故障的发生机率并采取适当的补救措施。客户将全额赔偿因在此类关键应用中使用任何英集芯产品而对英集芯及其代理造成的任何损失。

对于英集芯的产品手册或数据表，仅在没有对内容进行任何篡改且带有相关授权、条件、限制和声明的情况下才允许进行复制。英集芯对此类篡改过的文件不承担任何责任或义务。复制第三方的信息可能需要服从额外的限制条件。

英集芯会不定期更新本文档内容，产品实际参数可能因型号或者其他事项不同有所差异，本文档不作为任何明示或暗示的担保或授权。

在转售英集芯产品时，如果对该产品参数的陈述与英集芯标明的参数相比存在差异或虚假成分，则会失去相关英集芯产品的所有明示或暗示授权，且这是不正当的、欺诈性商业行为。英集芯对任何此类虚假陈述均不承担任何责任或义务。